

(12) 发明专利

(10) 授权公告号 CN 101425793 B

(45) 授权公告日 2011. 07. 06

(21) 申请号 200810227129. 0

(22) 申请日 2008. 11. 21

(73) 专利权人 中国科学院微电子研究所

地址 100029 北京市朝阳区北土城西路 3 号
中科院微电子所

(72) 发明人 陈勇 周玉梅

(74) 专利代理机构 北京市德权律师事务所
11302

代理人 王建国

(51) Int. Cl.

H03H 11/04 (2006. 01)

H03H 11/12 (2006. 01)

审查员 陈丽娜

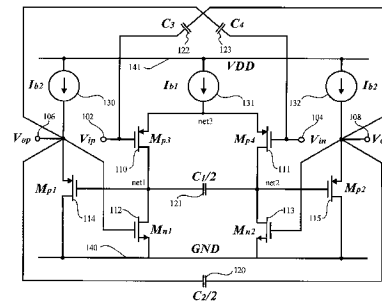
权利要求书 2 页 说明书 6 页 附图 5 页

(54) 发明名称

一种用于实现零极点型高阶滤波器的混合积分器双二阶单元

(57) 摘要

本发明公开了一种用于实现零极点型高阶滤波器的混合积分器双二阶单元,包括:第一级跨导-电容积分器,接收输入电压信号转换成电流信号,给电容充电,形成第一级积分器;第二级基于源极跟随器积分器用于将第一级积分器输出的电压信号转换成电流信号,给电容充电,形成第二级积分器;反馈晶体管,用于与两个积分器一起综合复数极点,并控制输出共模电压;电流源,提供双二阶单元的支路电流;同相前馈电容元件,确定混合积分器双二阶单元的复数共轭零点特性。本发明提出的混合积分器双二阶单元,用于级联设计方法实现零极点型高阶模拟滤波器。该双二阶单元中除了不需要共模反馈电路,还可以实现大于 0dB 的直流增益。



1. 一种用于实现零极点型高阶滤波器的混合积分器双二阶单元,其特征在于,包括:
 - 一第一级跨导-电容积分器,包括两个 PMOS 晶体管和一个电容,用于接收输入电压信号转换成电流信号,给电容充电,形成第一级积分器;
 - 一第二级基于源极跟随器积分器,包括两个 PMOS 晶体管和一个电容,用于将第一级积分器输出的电压信号转换成电流信号,给电容充电,形成第二级积分器;
 - 一反馈晶体管,包括两个 NMOS 晶体管,用于与所述第一级积分器和第二级积分器一起综合复数极点,并控制输出共模电压;
 - 一电流源,用于提供所述双二阶单元的支路电流;
 - 一同相前馈电容元件,包括两个电容,用于确定混合积分器双二阶单元的复数共轭零点特性;所述第一级跨导-电容积分器具体包括:
 - 第一 PMOS 管,该管的栅极接第一输入端,漏极标记为 net1,源极与衬底相连,标记为 net3;
 - 第二 PMOS 管,该管的栅极接第二输入端,漏极标记为 net2,源极与衬底接 net3;
 - 第一电容,一端接 net1,另一端接 net2,电容值为 $C1/2$;所述第二级基于源极跟随器积分器具体包括:
 - 第三 PMOS 管,该管的栅极接 net1,漏极接地电压,源极和衬底接第一输出端;
 - 第四 PMOS 管,该管的栅极接 net2,漏极接地电压,源极和衬底接第二输出端;
 - 第二电容,一端接第一输出端,另一端接第二输出端,电容值为 $C2/2$;所述反馈晶体管具体包括:
 - 第一 NMOS 管,该管的栅极接第一输出端,漏极接 net1,源极和衬底接地电压;
 - 第二 NMOS 管,该管的栅极接第二输出端,漏极接 net2,源极和衬底接地电压;所述电流源包括:
 - 第一电流源,正端接电源电压,负端接 net3;
 - 第二电流源,正端接电源电压,负端接第一输出端;
 - 第三电流源,正端接电源电压,负端接第二输出端;所述同相前馈电容元件包括:
 - 第三电容,一端接第一输入端,另一端接第二输出端,电容值为 $C3$;
 - 第四电容,一端接第二输入端,另一端接第一输出端,电容值为 $C4$ 。
2. 根据权利要求 1 所述的双二阶单元,其特征在于,所述同相前馈电容元件用于确定该双二阶单元传输函数中复数共轭零点,能够实现零极点型低通滤波器。
3. 根据权利要求 1 所述的双二阶单元,其特征在于,所述反馈晶体管与第二级基于源极跟随器积分器中的源极跟随器形成负反馈环,与该积分器中的电容一起确定了该双二阶单元传输函数中复数极点。
4. 根据权利要求 1 所述的双二阶单元,其特征在于,所述双二阶单元的输入直流工作电压与输出直流工作电压相同。
5. 根据权利要求 1 所述的双二阶单元,其特征在于,在所述第一级跨导-电容积分器的输入晶体管的跨导值大于所述反馈晶体管的跨导值,该双二阶单元具有大于 0dB 的直流增益。

6. 根据权利要求 1 所述的双二阶单元,其特征在于,第一级间差分电容的值为 $C1/2$,第二级间差分电容的值为 $C2/2$ 。

一种用于实现零极点型高阶滤波器的混合积分器双二阶单元

技术领域

[0001] 本发明涉及模拟滤波器设计领域,特别是一种用于实现零极点型高阶滤波器的混合积分器双二阶单元。

背景技术

[0002] 滤波器的概念最早是由美国的 G. Campbell 和德国的 K. Wagner 于 1915 年首先提出的。时至今日,滤波器的理论和技术已经得到不断的改进和创新。滤波其实是一种选频过程,滤波器是一种对输入信号进行特定频率处理从而得到希望输出信号的选频网络。由于模拟滤波器具有处理速度快、电路结构简单、功耗小等突出特点,使其在各种电子设备中有责广泛的应用。

[0003] 近些年来,随着无线通信技术的飞速发展和 CMOS 工艺技术的不断进步,实现无线通信收发机和数字基带电路系统单芯片的集成是未来发展的必然趋势。模拟滤波器的片上集成是片上系统发展中一个亟需解决的问题。1983 年, Hanu 和 Tsividis 提出了全集成 MOSFET 和电容的有源滤波器,揭开了全集成连续时间滤波器发展的序幕。Kharramabadi 和 Gray 首次提出了采用 CMOS 工艺的跨导 - 电容 (Gm-C) 滤波器,其中,跨导放大器 (Gm) 是将输入电压信号转换为电流信号的放大器。从此,片上集成有源滤波器中有跨导放大器和电容组成的跨导 - 电容 (Gm-C) 有源滤波器是模拟滤波器设计领域中一个热点研究方向。Gm-C 有源滤波器具有高频特性好、可调谐性强、电路综合能力好的特点。图 1 中所示为一个一阶全差分 Gm-C 积分器由晶体管跨导 (Gm1) 和负载电容组成积分器,其传输函数为:

$$[0004] \quad H(s) = \frac{G_{m1}}{sgC_L} \quad (1)$$

[0005] D'Amico 在参考文献《Stefano. D'Amico, Matteo Conta and Andrea Baschirotto, "A 4.1-mW 10-MHz Fourth-Order Source-Follower-Based Continuous-Time Filter With 79-dB DR," IEEE Journal of Solid-State Circuits, pp. 2713-2719, Dec. 2006》中描述了基于源极跟随器的双二阶单元打破了传统有源滤波器设计结构。图 2 中所示一个一阶基于源极跟随器积分器由源极跟随器跨导 (Gm1) 和负载电容组成积分器,其传输函数为:

$$[0006] \quad H(s) = \frac{G_{m1}}{G_{m1} + sgC_L} \quad (2)$$

[0007] 滤波器种类很多,分类方法也不同。(1) 按照功能分:低通、带通、高通、带阻;(2) 按照传输函数逼近方式分:巴特沃斯、切比雪夫 I、切比雪夫 II、椭圆、贝塞尔;(3) 按照零极点结合方式分:全极点型(巴特沃斯、切比雪夫 I、贝塞尔)、零极点型(切比雪夫 II、椭圆)。零极点型二阶低通滤波器(零极点型低通双二阶单元)传输函数如下:

$$[0008] \quad H(s) = \frac{K(s^2 + \omega_0^2)}{s^2 + \frac{\omega_0}{Q_0}s + \omega_0^2} \quad (3)$$

[0009] 公式 (3) 中可知低通双二阶单元零极点型低通双二阶单元不仅要有复数极点,而且要有复数共轭零点,因此要求一个晶体管级双二阶单元中要有可以综合复数极点的电路结构,而且具有能够实现复数共轭零点的电路结构。D'Amico 提出的基于源极跟随器的全 PMOS 双二阶单元和全 NMOS 双二阶单元都是采用局部正反馈综合复数极点,只能实现全极点型的低通双二阶单元,并且这种方法消耗电压余度使得这种结构很难在低电源电压下使用。低通双二阶单元主要应用在采用级联法设计高阶低通滤波器中。在级联法设计高阶低通滤波器中,所采用的低通双二阶单元的输入和输出共模电平相同易于使用相同的低通双二阶单元直接级联实现高阶低通滤波器。有关有源滤波器的相关知识可参考 Deliyannis, T., Sun, Y., and Fidler, J., K. : 'Continuous-Time Active Filter Design' Boca Raton, FL :CRC, 1999。

[0010] 上述用于实现 Gm-C 有源滤波的全差分 Gm-C 双二阶单元如图 1 所示,该双二阶单元要求额外的共模反馈电路,检测输出共模电压,反馈信号调节电流源 (I_b) 的电流以稳定输出共模电压,这样就消耗了更多的功耗。参考文献《Stefano D'Amico, Matteo Conta and Andrea Baschirotto, "A 4.1-mW 10-MHz Fourth-Order Source-Follower-Based Continuous-Time Filter With 79-dBDR," IEEE Journal of Solid-State Circuits, pp. 2713-2719, Dec. 2006》描述的四阶低通滤波器由两个低通双二阶单元级联实现,但是全 PMOS 双二阶单元和全 NMOS 双二阶单元的输入共模电平不相等,所以要采用全 PMOS 双二阶单元和全 NMOS 双二阶单元级联而不能只用全 PMOS 双二阶单元级联实现四阶低通滤波器或不能只用全 NMOS 双二阶单元级联实现四阶低通滤波器。若采用 D'Amico 提出的基于源极跟随器的全 PMOS 双二阶单元和全 NMOS 双二阶单元实现更高阶低通滤波器,必须采用全 PMOS 双二阶单元和全 NMOS 双二阶单元交替级联才能满足级间共模要求。

[0011] 目前全差分 Gm-C 低通双二阶单元输入和输出共模电平相同易于直接级联实现高阶低通滤波器,但是需要共模反馈电路消耗额外功耗。基于源极跟随器的全 PMOS 双二阶单元和全 NMOS 双二阶单元存在的一些问题:(1) 基于源极跟随器的全 PMOS 双二阶单元和全 NMOS 双二阶单元不需要共模反馈,但是输入和输出共模电平不相等必须交替级联采用满足级间共模要求;(2) 参考文献《Stefano D'Amico, Matteo Conta and Andrea Baschirotto, "A 4.1-mW 10-MHz Fourth-Order Source-Follower-Based Continuous-Time Filter With 79-dBDR," IEEE Journal of Solid-State Circuits, pp. 2713-2719, Dec. 2006》描述的四阶低通滤波器中全 PMOS 双二阶单元没有增益损失,而全 NMOS 双二阶单元有 3.5dB 增益损失,该种结构的双二阶单元增益不能大于 0dB;(3) 基于源极跟随器的全 PMOS 双二阶单元和全 NMOS 双二阶单元只适用于实现全极点型高阶滤波器。

[0012] 目前全 PMOS 双二阶单元和全 NMOS 双二阶单元是采用内部正反馈稳定输出共模电平,而采用负反馈稳定输出共模电平的技术还没有应用到低通双二阶单元中。

发明内容

[0013] 有鉴于此,本发明的目的在于提供一种双二阶单元,用于实现零极点型高阶低通滤波器。

[0014] 为实现上述目的,本发明提供了一种用于实现零极点型高阶滤波器的混合积分器双二阶单元,包括:

[0015] 一第一级跨导 - 电容积分器, 包括两个 PMOS 晶体管和一个电容, 用于接收输入电压信号转换成电流信号, 给电容充电, 形成第一级积分器;

[0016] 一第二级基于源极跟随器积分器, 包括两个 PMOS 晶体管和一个电容, 用于将第一级积分器输出的电压信号转换成电流信号, 给电容充电, 形成第二级积分器;

[0017] 一反馈晶体管, 包括两个 NMOS 晶体管, 用于与所述第一积分器和第二积分器一起综合复数极点, 并控制输出共模电压;

[0018] 一电流源, 用于提供所述双二阶单元的支路电流;

[0019] 一同相前馈电容元件, 包括两个电容, 用于确定混合积分器双二阶单元的复数共轭零点特性。

[0020] 本发明的实施例提供的这种用于实现零极点型高阶滤波器的混合积分器双二阶单元, 反馈晶体管与第二级基于源极跟随器积分器中的源极跟随器形成负反馈环, 与该积分器中的电容一起确定了双二阶单元传输函数中复数极点, 同相前馈电容元件用于确定双二阶单元传输函数中复数共轭零点。因此该单元可以用于级联法设计零极点型高阶模拟滤波器; 并且反馈晶体管与第二级基于源极跟随器积分器中的源极跟随器形成负反馈环, 稳定全差分结构输出的直流工作点, 因此不需要共模反馈电路, 降低了滤波器单元功耗。

[0021] 此外, 本发明的双二阶单元可以使输入直流工作电压与输出直流工作电压相同, 易于采用级联设计方法实现高阶低通模拟滤波器。在第一级积分器的输入晶体管的跨导值大于反馈晶体管的跨导值, 该双二阶单元具有大于 0dB 的直流增益。

附图说明

[0022] 图 1 为现有技术中一阶跨导 - 电容积分器的结构示意图;

[0023] 图 2 为现有技术中一阶基于源极跟随器积分器的结构示意图;

[0024] 图 3 为本发明的实施例中用于实现零极点型高阶滤波器的混合积分器双二阶单元的一种实施例的结构示意图;

[0025] 图 4 为本发明的实施例中双二阶单元级联实现四阶椭圆型滤波器的示意图;

[0026] 图 5 为采用本发明实施例提供的双二阶单元级联实现四阶椭圆型滤波器的幅频曲线示意图。

具体实施方式

[0027] 本发明的实施例提供了一种实现零极点型高阶低通滤波器的混合积分器双二阶单元, 由于该双二阶单元中结合了跨导 - 电容积分器 (图 1 所示) 和基于源极跟随器积分器 (图 2 所示) 两种积分器, 因此, 该双二阶单元被称为“混合积分器双二阶单元”。该双二阶单元用于级联设计方法实现高阶模拟滤波器, 其结构中除了不需要共模反馈电路, 还可以实现大于 0dB 的直流增益。

[0028] 为使本发明的目的、技术方案和优点更加清楚, 下面结合附图对本发明作进一步的详细描述。

[0029] 图 3 是本发明实施例提供的用于实现零极点型高阶滤波器的混合积分器双二阶单元的一种实施例的结构示意图, 具体的电路描述如下:

[0030] 一第一级跨导 - 电容积分器, 包括两个 PMOS 晶体管和一个电容, 用于接收输入电

压信号转换成电流信号,给电容充电,形成第一级积分器;

[0031] 一第二级基于源极跟随器积分器,包括两个 PMOS 晶体管和一个电容,用于将第一级积分器输出的电压信号转换成电流信号,给电容充电,形成第二级积分器;

[0032] 一反馈晶体管,包括两个 NMOS 晶体管,用于与两个积分器一起综合复数极点,并控制输出共模电压;

[0033] 一电流源,用于提供该双二阶单元的支路电流;

[0034] 一同相前馈电容元件,包括两个电容,用于确定混合积分器双二阶单元的复数共轭零点特性。

[0035] 其中,所述第一级跨导-电容积分器具体包括:

[0036] 第一 PMOS 管 (Mp3),用于接收输入电压信号转换成电流信号,该管的栅极接第一输入端 (Vip),漏极标记为 net1,源极与衬底相连,标记为 net3;

[0037] 第二 PMOS 管 (Mp4),用于接收输入电压信号转换成电流信号,该管的栅极接第二输入端 (Vin),漏极标记为 net2,源极与衬底接 net3;

[0038] 第一电容 (C1),用于接收第一 PMOS 管 (Mp3) 和第二 PMOS 管 (Mp4) 输出的差分电流信号,一端接 net1,另一端接 net2。

[0039] 所述第二级基于源极跟随器积分器包括:

[0040] 第三 PMOS 管 (Mp1),用于接收输入电压信号转换成电流信号,该管的栅极接 net1,漏极接地电压 GND,源极和衬底接第一输出端 (Vop);

[0041] 第四 PMOS 管 (Mp2),用于接收输入电压信号转换成电流信号,该管的栅极接 net2,漏极接地电压 GND,源极和衬底接第二输出端 (Von);

[0042] 第二电容 (C2),用于接收第三 PMOS 管 (Mp1) 和第四 PMOS 管 (Mp2) 输出的差分电流信号,一端接第一输出端,另一端接第二输出端。

[0043] 上述方案中,所述反馈晶体管包括:

[0044] 第一 NMOS 管 (Mn1),用于与第一积分器和第二积分器一起综合复数极点,并控制输出共模电压,该管的栅极接第一输出端,漏极接 net1,源极和衬底接地电压 GND;

[0045] 第二 NMOS 管 (Mn2),用于与第一积分器和第二积分器一起综合复数极点,并控制输出共模电压,该管的栅极接第二输出端,漏极接 net2,源极和衬底接地电压 GND。

[0046] 上述方案中,所述电流源包括:

[0047] 第一电流源 (Ib1),提供双二阶单元的支路电流,正端接电源电压 VDD,负端接 net3;

[0048] 第二电流源 (Ib2),提供双二阶单元的支路电流,正端接电源电压 VDD,负端接第一输出端;

[0049] 第三电流源 (Ib2),提供双二阶单元的支路电流,正端接电源电压 VDD,负端接第二输出端。

[0050] 上述方案中,所述同相前馈电容元件包括:

[0051] 第三电容 (C3),用于确定混合积分器双二阶单元的复数共轭零点特性,一端接第一输入端,另一端接第二输出端,电容值为 C3;

[0052] 第四电容 (C4),用于确定混合积分器双二阶单元的复数共轭零点特性,一端接第二输入端,另一端接第一输出端,电容值为 C4。

[0053] 在上述实现零极点型高阶滤波器的混合积分器双二阶单元中,同相前馈电容元件用于确定该双二阶单元传输函数中复数共轭零点,可用于实现零极点型低通滤波器。

[0054] 反馈晶体管与第二级基于源极跟随器积分器中的源极跟随器形成负反馈环,与积分器中的电容一起确定了双二阶单元传输函数中复数极点。稳定全差分结构输出的直流工作点,因此不需要共模反馈电路。

[0055] 在该双二阶单元中,可以使得该双二阶单元的输入直流工作电压与输出直流工作电压相同,易于采用级联设计方法实现高阶模拟滤波器。并且在第一级跨导-电容积分器的输入晶体管的跨导值大于反馈晶体管的跨导值,该双二阶单元具有大于 0dB 的直流增益。级间差分电容元件 121 的值为 $C_1/2$,级间差分电容元件 120 的值为 $C_2/2$ 。

[0056] 为了更加详细的阐述本发明提出的用于实现零极点型滤波器的混合积分器双二阶单元如何实现零极点型滤波器,下面进行定量的分析。如图 3 所示,反馈晶体管与第二级基于源极跟随器积分器中的源极跟随器形成负反馈环,与积分器中的电容一起确定了双二阶单元传输函数中复数极点,同相前馈电容元件用于确定双二阶单元传输函数中复数共轭零点。忽略输出跨导、晶体管的寄生电容,并且设 M_{p3} 和 M_{p4} 的跨导为 g_{m1} ,设 M_{p1} 和 M_{p2} 的跨导为 g_{m3} ,设 M_{n1} 和 M_{n1} 的跨导为 g_{m2} 。可以得到滤波器传输函数:

$$[0057] \quad H(s) = \frac{\frac{C_3}{C_3+C_2} g(s^2 + \frac{g_{m1}g_{m2}}{C_1g_{m3}})}{s^2 + s g \frac{g_{m2}}{C_3+C_2} + \frac{g_{m2}g_{m3}}{C_1g(C_3+C_2)}} \quad (3)$$

[0058] 可以得到滤波器特性参数 (ω_0 是极点特征频率, ω_z 是零点特征频率, Q 是品质因数, K 是直流增益) 为:

$$[0059] \quad \omega_0 = 2\pi f_0 = \sqrt{\frac{g_{m2}g_{m3}}{C_1g(C_3+C_2)}} \quad (4)$$

$$[0060] \quad Q = \sqrt{\frac{C_3+C_2}{C_1} \frac{g_{m3}}{g_{m2}}} \quad (5)$$

$$[0061] \quad \omega_z = \sqrt{\frac{g_{m1}g_{m2}}{C_1C_3}} \quad (6)$$

$$[0062] \quad K = \frac{g_{m1}}{g_{m3}} \quad (7)$$

[0063] 采用级联设计方法,将两个本发明实施例提出的图 3 中的双二阶单元级联实现四阶椭圆形滤波器,如图 4 所示。采用 SMIC (Semiconductor Manufacturing International Corporation 中芯国际集成电路制造有限公司) CMOS 0.18 μ m 混合信号工艺仿真图 4 中四阶椭圆型滤波器,以验证本发明的正确性。图 5 中描述的曲线是图 4 中采用本发明提出的双二阶单元级联实现四阶椭圆型滤波器的幅频曲线,该曲线图的垂直坐标轴和水平坐标轴分别表示以分贝 (dB) 为单位的幅度特性和相应的频率 (Hz)。从该曲线可知道:实现了公式 (3) 的传输特性,进而验证了反馈晶体管与第二级基于源极跟随器积分器中的源极跟随器形成负反馈环,与积分器中的电容一起确定了双二阶单元传输函数中复数极点,而且在带外实现了复数共轭零点,使得双二阶单元滤波器在带外衰减 42dB。

[0064] 针对本发明双二阶单元的实现,要注意:(1) 可以设定公式 (7) 中 g_{m1}/g_{m3} 比值不同

调整直流增益；(2) 带外零点下陷程度受双二阶单元的非理想因素影响，如晶体管的输出跨导和寄生电容。

[0065] 总之，以上所述仅为本发明的较佳实施例而已，并非用于限定本发明的保护范围。

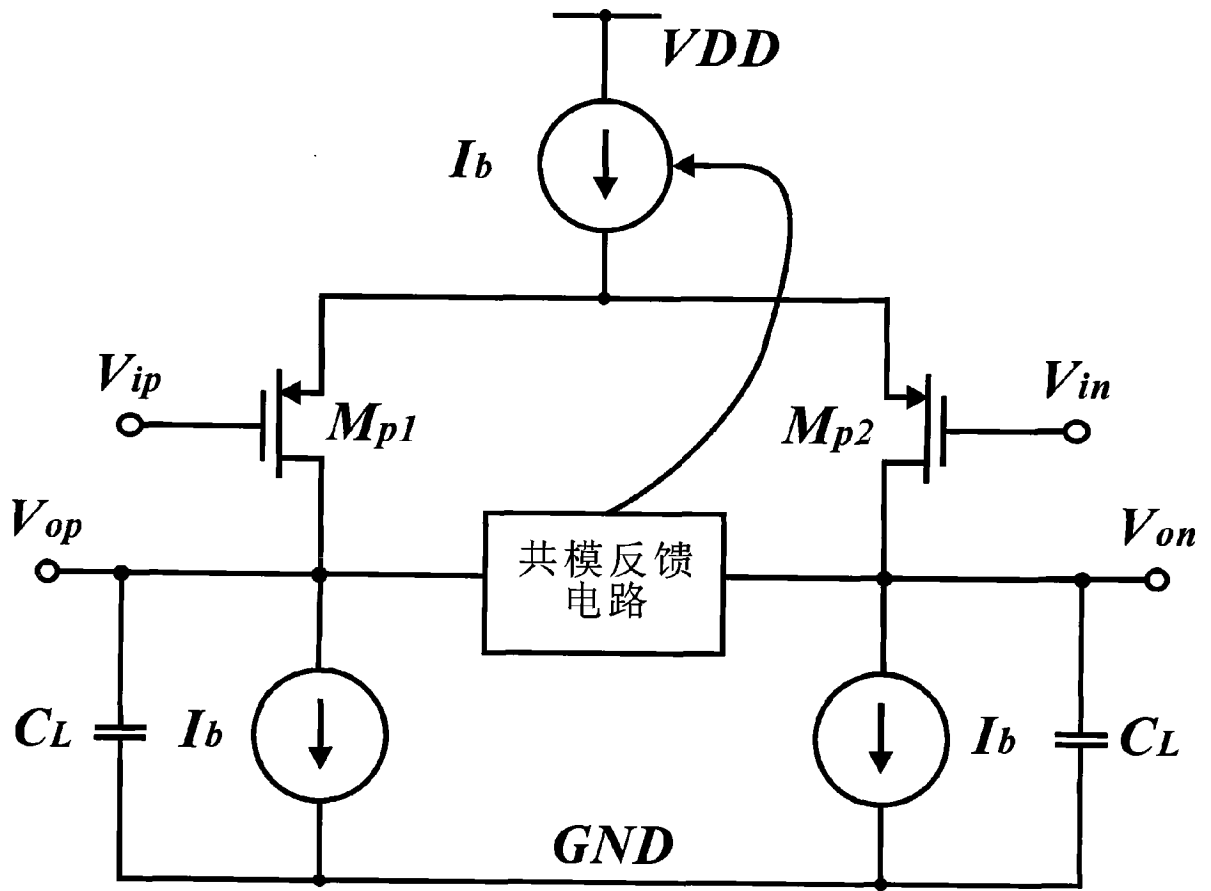


图 1

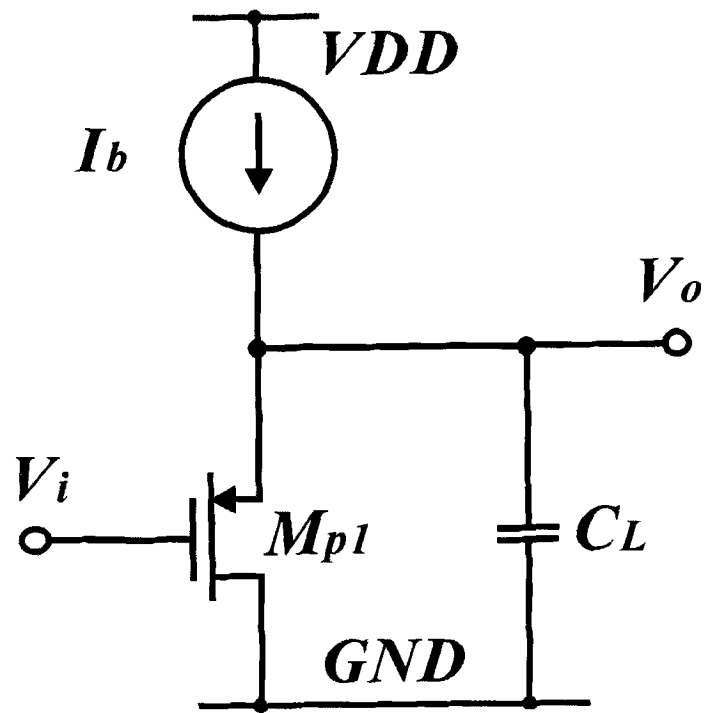


图 2

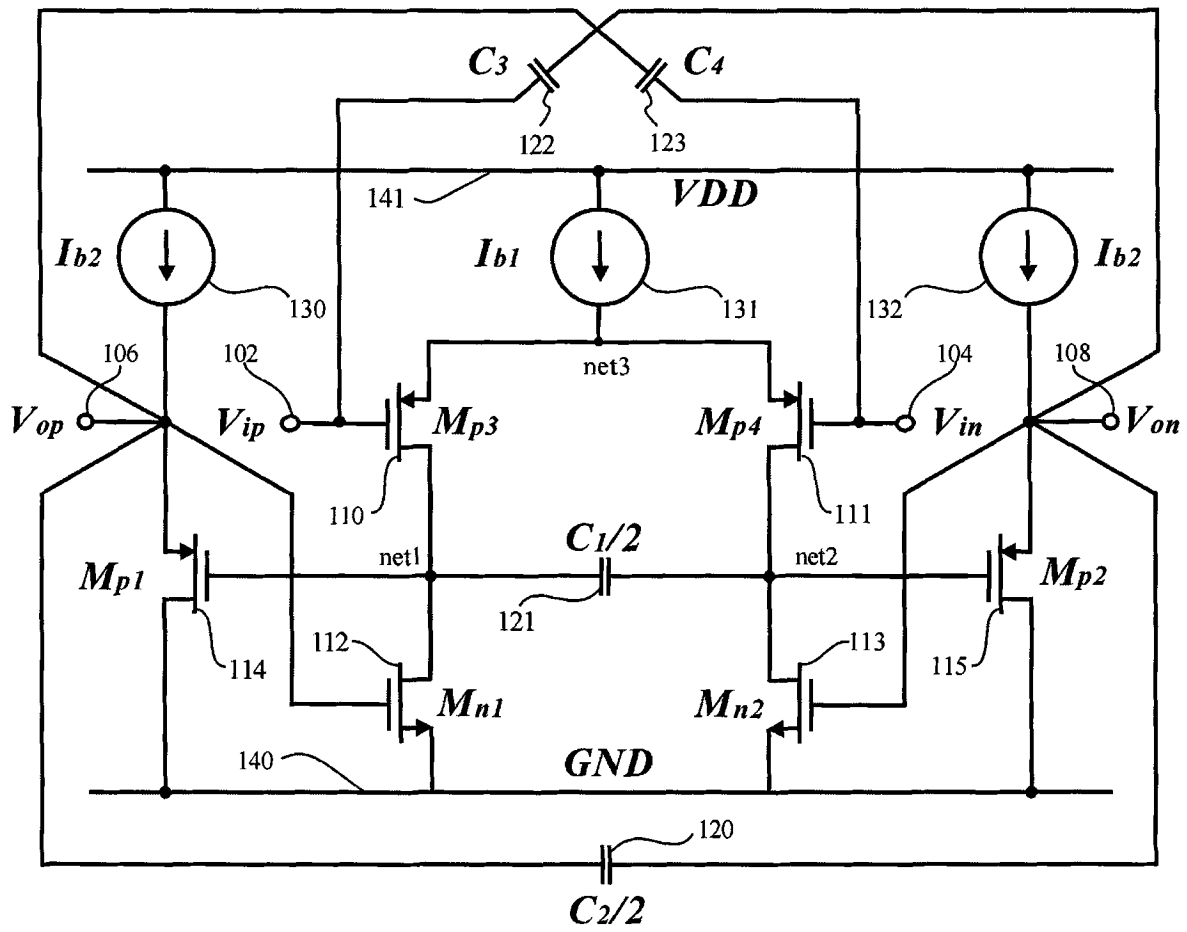


图 3

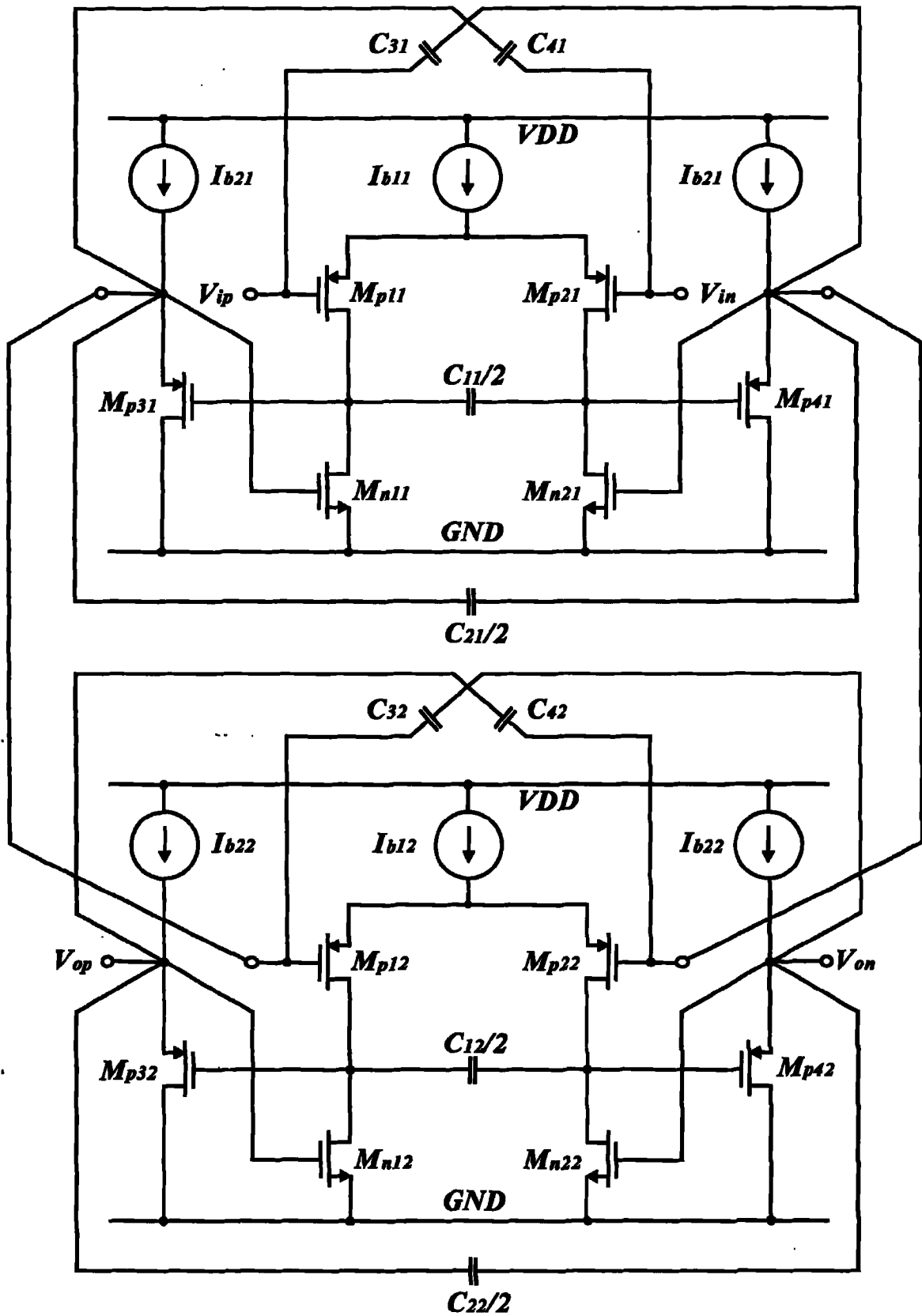


图 4

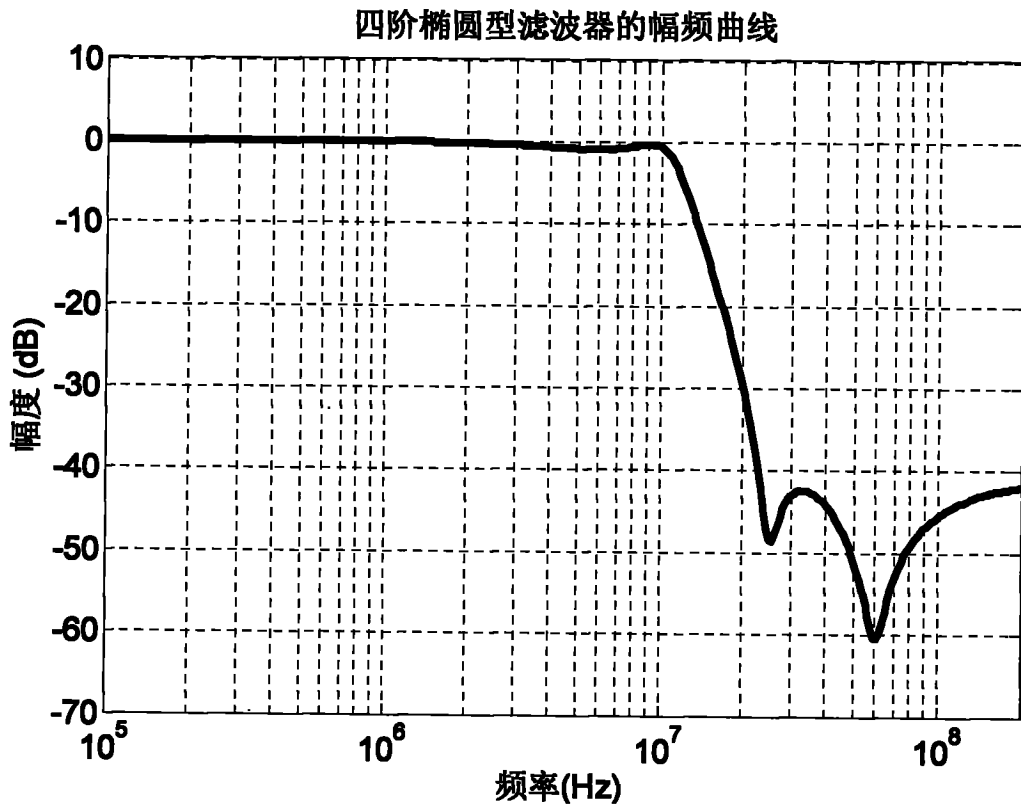


图 5